

# АРХИТЕКТУРА ЭВМ

## АННОТАЦИЯ К УЧЕБНОЙ ПРОГРАММЕ УЧРЕЖДЕНИЯ ВЫСШЕГО ОБРАЗОВАНИЯ

**Специальность** 6-05-0612-03 Системы управления информацией

**Профилизация** Автоматизированные системы обработки информации

	Форма обучения		
	Очная	Заочная	Заочная (сокращённая)
Курс	1	1	2
Семестр	1	1	3
Лекции, часы	34	6	6
Лабораторные занятия, часы	16	4	4
Аудиторная контрольная работа		1 (2ч.)	3 (2ч.)
Экзамен, семестр	1	1	3
Аудиторных часов по учебной дисциплине	50	12	12
Самостоятельная работа, часы	58	96	96
Всего часов / зачетных единиц	108/3		

### 1. Краткое содержание учебной дисциплины

Целью учебной дисциплины является изучение: структуры ЭВМ, организации процессорного блока, машинной арифметики, подключение внешних устройств к ЭВМ, управление памятью в ЭВМ, задачи синтаксического анализа.

### 2. Результаты обучения

#### знать:

- устройство ЭВМ, назначение и принципы работы основных блоков;
- организацию машинной арифметики;
- управление памятью

#### уметь:

- вводить и выводить информацию в ЭВМ;
- управлять процессом создания программ и их выполнением;
- управлять состоянием процесса, подключать к ЭВМ новые устройства и блоки.

#### иметь навыки:

- современными средствами программирования;
- проектированием вычислительных систем.

### 3. Формируемые компетенции

СК-12 Приобрести знания об устройстве современных ЭВМ и принципах их работы.

### 4. Требования и формы текущей и промежуточной аттестации.

Текущая - защита лабораторных работ, промежуточная – экзамен.